

بررسی اتصال کوتاه در سیستم‌های AC

دارای خطوط انتقال HVDC

مهندس بهروز احمدزاده محبوبی

مربی دانشکده مهندسی برق دانشگاه صنعتی امیرکبیر

دکتر شهرام منتظر کوهساری

استادیار دانشکده مهندسی برق دانشگاه صنعتی امیرکبیر

چکیده

بررسی اتصال کوتاه در سیستم‌هایی که دارای خطوط انتقال HVDC می‌باشد نیاز به مدل گردن دقیق مدل‌های موجود در ترمینال‌های خط DC دارد تا بتوان رفتار غیرخطی آنها را در لحظات گذرای پس از اتصالی شبیه‌سازی کرد. در این مقاله ضمن معرفی چنین مدلی، با در نظر گرفتن کنترل‌های معمول در ترمینال‌های خط DC به بررسی اثر این نوع خطوط بر جریان اتمال کوتاه در سیستم خواهیم پرداخت.

Fault Studies in AC Systems Interconnected by HVDC Link

B.A. Mahboobi, M.Sc.

Elect. Eng. Dept. Amirkabir Univ. of Tech.

SH. Montasser, k. Ph.D.

Elect. Eng. Dept. Amirkabir Univ. of Tech.

ABSTRACT:

The analysis of the fault in the systems containing H.V.D.C. links requires an exact model of the converters, in order to simulate the nonlinear behaviour of these components during the transient condition which will be incurred after the disturbance is initiated in AC system.

Such a model for H.V.D.C. links together with its associated controllers suitable for fault analysis is introduced in this paper and the effect of H.V.D.C. transmission line on the short circuit capacity of the AC power system is investigated by employing a newly developed computer program for the simulation of fault in AC-DC systems.

خواهد شد. پل گرتز سه فاز (۶ پالس) مطابق شکل ۱ تنها ترکیبی از دریچه‌های است که برای مدل‌های این خطوط کاربرد عملی یافته است. گرچه برای کاهش هارمونیک‌های ایجاد شده در سیستم AC در اکثر طرح‌های جدید از مدل‌های ۱۲ پالس استفاده می‌شود، اما باید توجه داشت که این یک ترکیب جدیدی از دریچه‌ها نیست، بلکه دویل جریان‌شان "ذانا" یک‌طرفه است (نظیر تریستورها) ساخته می‌شوند. البته فقط شروع بهداشت این دریچه‌ها قابل کنترل بوده و قطع شدن آنها در صورت موفقیت کمونتاسیون و جایگزینی دریچه‌ای دیگر حاصل

۱- مقدمه
در خطوط انتقال HVDC^۱ تبدیل کیمیات AC به DC و بالعکس توسط مدل‌های^۲ موجود در ترمینال‌ها یعنی یکسوساز و اینورتر^۳ انجام می‌شود. این مدل‌ها با استفاده از دریچه‌های^۴ قابل کنترلی که عبور جریان‌شان ذانا" یک‌طرفه است (نظیر تریستورها) ساخته می‌شوند. البته فقط شروع بهداشت این دریچه‌ها قابل کنترل بوده و قطع شدن آنها در صورت موفقیت کمونتاسیون و جایگزینی دریچه‌ای دیگر حاصل

در تغییر توپولوژی شبکه وارد نمی‌شوند.

k = تعداد شاخه‌های سلفی متصل به مبدلها

α = تعداد گره‌هایی که حداقل دارای یک شاخه خازنی و هر تعداد شاخه سلفی و یا مقاومتی باشند.

β = تعداد گره‌هایی که حداقل دارای یک شاخه مقاومتی و هر تعداد شاخه سلفی بوده اما اصلاً "شاخه خازنی" نداشته باشند.

γ = تعداد گره‌هایی که فقط شاخه سلفی به آنها متصل باشد.

δ = تعداد گره‌هایی که فقط شاخه سلفی نوع k به آنها متصل باشد.

لازم به ذکر است که منابع ولتاژ را می‌توان به صورت سری با شاخه‌ای سلفی نوع ℓ در نظر گرفت.

با استفاده از تعاریف فوق، ماتریس تلاقي شاخه-گره را می‌توان به صورت زیر تفکیک کرد:

$$[K] = \begin{bmatrix} K_{\alpha c} & K_{\alpha r} & K_{\alpha l} & K_{\alpha k} \\ K_{\beta c} & K_{\beta r} & K_{\beta l} & K_{\beta k} \\ K_{\gamma c} & K_{\gamma r} & K_{\gamma l} & K_{\gamma k} \\ K_{\delta c} & K_{\delta r} & K_{\delta l} & K_{\delta k} \end{bmatrix} \quad (1)$$

عناصر هریک از زیرماتریسها در حالت کلی چنین تعیین می‌شوند:

$$\begin{aligned} & \text{اگر گره } \alpha \text{ ابتدای شاخه } z \text{ باشد:} \\ & \quad K_{\alpha z} = 1 \\ & \text{اگر گره } \alpha \text{ انتهای شاخه } z \text{ باشد:} \\ & \quad K_{\alpha z} = 0 \\ & \text{اگر گره } \alpha \text{ ارتباطی با شاخه } z \text{ نداشته باشد:} \end{aligned} \quad (2)$$

بدیهی است که طبق تعاریف فوق همواره زیرماتریس‌های زیر قطر اصلی ماتریس فوق صفر هستند. همچنین با توجه به این که در عمل راکتور صاف‌کننده جریان DC به خط هوایی یا کابل و نیز ترانس مبدل به فیلترهای هارمونیکی یا خط هوایی یا کابل یا خازن متصل می‌شوند لذا شاخه‌های نوع K هیچ‌گاه با گره‌های نوع γ تلاقي نداشته و زیرماتریس $K_{\gamma k}$ هم صفر خواهد بود.

۳- روابط ولتاژ و جریان

با استفاده از آنالیز گره و با توجه به عدم وجود منبع جریان در شبکه‌های مورد بررسی، معادله کلی گره‌ها چنین خواهد شد:

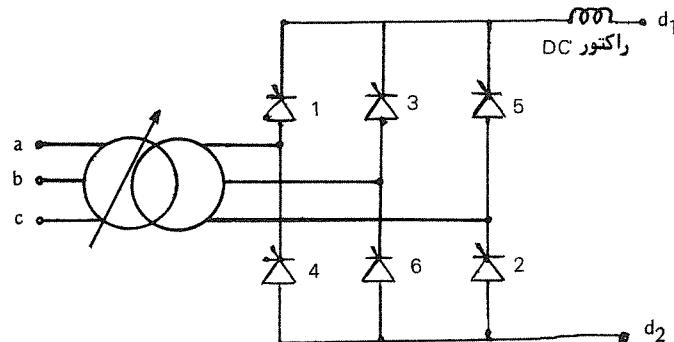
$$[K][I] = [0] \quad (3)$$

با تفکیک ماتریس تلاقي و توجه به صفر بودن بعضی از زیرماتریس‌های آن، معادله انواع گره‌ها بدست می‌آید سپس با مشتق‌کری در روابط KCL مربوط به گره‌های نوع γ و فرض ثابت بودن اندوکتانسها و نیز نوشتن معادلات هریک از انواع شاخه‌ها برحسب بردار جریان آن شاخه و ولتاژ انواع گره‌ها می‌توان به معادلات سیستم رسید (۲) :

$$\frac{dI_k}{dt} = L_k^{-1} (-R_k I_k + K_{\alpha k}^t V_\alpha + K_{\beta k}^t V_\beta + K_{\gamma k}^t V_\gamma + K_{\delta k}^t V_\delta) \quad (4)$$

$$\frac{dI_\ell}{dt} = L_\ell^{-1} (E_\ell - R_\ell I_\ell + K_{\alpha \ell}^t V_\alpha + K_{\beta \ell}^t V_\beta + K_{\gamma \ell}^t V_\gamma) \quad (5)$$

$$I_r = R_r^{-1} (K_{\alpha r}^t V_\alpha + K_{\beta r}^t V_\beta) \quad (6)$$



شکل ۱- پل گرتز سه‌فاز با شماره‌گذاری دریچه‌ها به ترتیب روشن شدن

هارمونیک‌های پنجم و هفتم را حذف کنند (۳) و روشن شدن دریچه‌های این دو پل با ترتیبی مشابه و به طور همزمان انجام می‌شود. به همین دلیل در این مقاله مدل‌های ع پالسه ستاره - ستاره مورد توجه قرار خواهند گرفت.

از آنجا که در پی بروز اتصال کوتاه و یا کلا" هرگونه اختناشی در سیستم که منجر به تغییر و عدم تعادل ولتاژ شینهای AC مبدلها شود، عملکرد دریچه‌ها از حالت عادی و تغییرات منظم خود خارج می‌شود لذا برای مطالعه رفتار مبدل و سیستم دیگر نمی‌توان از مدل حالت مانا و معادلات جبری (آنطور که در بررسی اتصال کوتاه سیستمهای AC مطرح است) استفاده کرد. در گذشته عموما" مطالعه اتصال کوتاه در سیستمهای AC-DC توسط شبیه‌سازهای آنالوگ انجام می‌شد، اما امروزه بدلیل گستردگی کاربرد کامپیوترهای دیجیتال در بررسی سیستمهای

قدرت استفاده از شبیه‌سازهای دیجیتالی متداول می‌باشد.

برای کاهش حجم حافظه لازم و افزایش سرعت اجرای چنین برنامه‌هایی می‌توان شبکه مورد بررسی را تا حد معقولی خلاصه کرده و آنگاه اجزای تشکیل‌دهنده شبکه، شامل مقاومت، اندوکتانس، خازن، منابع ولتاژ و سوئیچهای مبدلها را با توجه به ماتریس تلاقي شاخه-گره ℓ در نظر گرفت. سپس معادلات سیستم را بدست آورده و با آنالیز گره یا آنالیز حلقه، جریانها و ولتاژها را به صورت لحظه به لحظه محاسبه کرد. اما یکی از مشکلاتی که چنین برنامه‌ای خواهد داشت تغییر مکرر توپولوژی ℓ دار ناشی از تغییر حالت دریچه‌های مبدلها است. زیرا با روش و یا خاموش شدن هر دریچه، اتصال شاخه‌های دو طرف مبدل بهم تغییر کرده و معادلات این بخش از سیستم تغییر می‌کند. لذا در این مقاله گره‌ها و شاخه‌های شبکه بنحوی طبقه‌بندی و تفکیک شده‌اند که فقط بخشی از سیستم که با مبدلها مرتبط است در تغییر توپولوژی مدار مطرح شود و زمان کمتری برای اصلاح معادلات سیستم در زمان تغییر حالت دریچه‌ها لازم باشد.

۲- تعاریف

شاخه‌ها و گره‌های شبکه را می‌توان به صورت زیر تقسیم‌بندی

کرد: (۱)

c = تعداد شاخه‌های خازنی

r = تعداد شاخه‌های مقاومتی

ℓ = تعداد آندسته از شاخه‌های سلفی که به مبدلها اتصال نداشته و

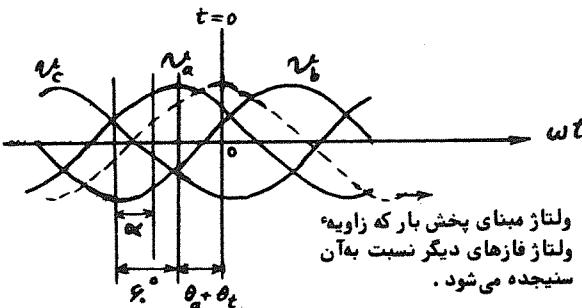
زودتر از مبدأ زمان رخ داده است و طبق شکل ۲ این مقدار عبارت است از:

$$A = 60^\circ + \theta_a + \theta_t \quad (15)$$

بنابراین درجه ۱ نسبت بلحظه صفر باندازه B درجه زودتر شروع بهدایت می‌کند:

$$B = A - \alpha \quad (16)$$

در این شرایط درجه‌های ۱ و ۲ هادی بوده و پس از گذشت زمانی متناسب با $B - A$ درجه ۰ با درجه ۲ با درجه ۱ شروع به کوتاپیون خواهد کرد. البته باید توجه شود که اگر B عددی منفی بودست آید، بدین معنی است که درجه ۱ هنوز آتش نشده و همچنین اگر در فاصله رسمیه و درجه ۰ درجه‌های ۱ و ۲ هادی هستند. بهره‌حال می‌توان سا محاسبه B و معلوم بودن ترتیب صحیح آتش‌شدن درجه‌ها، شرایط اولیه هر مبدل را تعیین کرد. البته واضح است که بدليل صرفنظر کردن از زاویه کوتاپیون محدود رابطه اخیر، شرایط اولیه مبدلها با تدری تقریب بعده است خواهد آمد، اما این مسئله با توجه به این که کل شرایط اولیه‌ای هم که از محاسبه پخش بار بعده است می‌آیند دارای قدری تقریب هستند، قابل توجیه است. در هر حال برنامه نوشته شده قبل از اعمال اتصالی با چند تکرار شبکه را به حالت تعادل می‌رساند.



شکل ۲- تعیین شرایط اولیه در هر مبدل

۴- کنترل مبدلها

یکی از مزایای انتقال HVDC قابلیت کنترل سریع آن بر میزان و جهت توان انتقالی می‌باشد که با کنترل زاویه آتش درجه‌های مبدلها انجام می‌شود. کنترل هر مبدل می‌تواند براساس دو روش زیر انجام شود (۱):

(۱) کنترل مستقل فازها (۲) کنترل آتش درجه‌ها با فاصله پیکان.

بدليل مزایای روش دوم، امروزه تقریباً در تمامی طرحهای HVDC کنترل و ارسال پالس آتش بدرویجه‌ها براساس این روش انجام شده و کمیت مورد کنترل در یکسواز و اینورتر بهتریت جریان خط DC و زاویه خاموشی درجه‌ها می‌باشد بهاین ترتیب با استفاده از یک حلقة فیدبک منفی و یک کنترل تابسی (P.I) یا تابسی و مشتق‌گیر (P.D.) یکسواز تحت کنترل جریان ثابت^۹ و اینورتر تحت کنترل زاویه خاموشی ثابت^{۱۰} تغییر می‌گیرد (۳) و (۴).

زمان آتش هر درجه با توجه به زمان آتش درجه قابلی از همان

$$\frac{dV_\alpha}{dt} = -C_\alpha^{-1} (K_{\alpha\ell} I_\ell + K_{\alpha k} I_k + K_{\alpha r} I_r) \quad (7)$$

$$V_\beta = -R_\beta (K_{\beta\ell} R_\ell^{-1} K_{\alpha r}^t V_\alpha + K_{\beta k} I_\ell + K_{\beta r} I_k) \quad (8)$$

$$V_\gamma = -L_\gamma K_{\gamma\ell} L_\ell^{-1} (E_\ell - R_\ell I_\ell + K_{\alpha\ell}^t V_\alpha + K_{\beta\ell}^t V_\beta) \quad (9)$$

$$V_\delta = -L_\delta K_{\delta k} L_k^{-1} (-R_k I_k + K_{\alpha k}^t V_\alpha + K_{\beta k}^t V_\beta) \quad (10)$$

که در آنها:

$$C_\alpha = K_{\alpha c} C_c K_{\alpha c}^t \quad (11)$$

$$R_\beta = (K_{\beta r} R_\ell^{-1} K_{\beta r}^t)^{-1} \quad (12)$$

$$L_\gamma = (K_{\gamma\ell} L_\ell^{-1} K_{\gamma\ell}^t)^{-1} \quad (13)$$

$$L_\delta = (K_{\delta k} L_k^{-1} K_{\delta k}^t)^{-1} \quad (14)$$

و نیز:

$K_{\alpha c}$ و L_k به ترتیب مقاومت و اندوکتانس شاخه‌های نوع

R_β و L_γ به ترتیب مقاومت و اندوکتانس شاخه‌های نوع

R_ℓ مقاومت شاخه‌های نوع

C_c ظرفیت خازنی شاخه‌های نوع می‌باشد.

۴- مدل حالت گذرای مبدلها

انواع حالتهای هدایت هر پل مدل اعم از شرایط عادی یا شرایط کوتاپیون را می‌توان با تعریف ۳ گره نوع δ به نامهای δ_m و δ_b برای آن پل نشان داد. (۲) با در نظر گرفتن شکل ۱ هرگاه درجه بالایی هریک از فازها روشن باشد، آنگاه آن فاز به δ و هرگاه درجه بالایی هریک از فازها روشن باشد آن فاز به گره δ_m وصل می‌شود و چنانچه هیچیک از درجه‌های بالایی و پایینی در یک فاز روشن نباشد، آن فاز به δ_m وصل می‌شود. ترمینال DC پل یعنی d_1 و d_2 هم همواره به ترتیب به δ و δ_b متصل هستند بهاین ترتیب زیرماتریس $K_{\delta\delta}$ با $K_{\delta m}$ و در تغییر خواهند کرد. پس باید در ابتدای برنامه با تشخیص شرایط اولیه هر مبدل ماتریس‌های فوق را برای لحظه صفر بدست آورده و سپس با هر تغییر حالت درجه‌ها، آنها را اصلاح کرد (۱).

۵- شرایط اولیه مبدلها

تعیین شرایط اولیه هر مبدل به معنی تشخیص حالت درجه‌هایش در لحظه صفر و نیز محاسبه زمان شروع اولین کوتاپیون پس از آن می‌باشد. درجه‌های هادی هر مبدل با توجه بهزاویه ولتاژ فاز (θ_f) که در مقایسه با ولتاژ مرجع با مطالعه پخش بار (۵) بدست می‌آید و نیز زاویه تاخیر آتش مبدل (α) و شیفت فازی ترانس مبدل ($\theta = 0^\circ$ یا 30°) تعیین می‌شوند. اگر ولتاژ مرجع را به صورت نایع کسینوسی فرض کنیم، لحظه تلاقي مثبت ولتاژ فازهای c و a (یعنی لحظه‌ای که ولتاژ مستقیم روی درجه ۱ مشتث شود) باندازه A درجه

قابل تشخیص است) بر این لحظات زیاد نخواهد بود. در این موارد می‌توان با استفاده از میانیابی خطی، طول کام را طوری تغییر داد که دقیقاً "پلحظه مورد نظر دسترسی بیایم".

اعمال اتصالی در این برنامه‌ها ن صورت انجام می‌شود که در ابتدای یک مقاومت با مقدار خیلی زیاد در محل موردنظر، قرار داده می‌شود بهطوری که جریان عبوری از آن قابل اغماض باشد و بتوان آن را با مدار باز تقریب زد، سپس در حین اجرای برنامه هرگاه لحظه موردنظر برای انجام اتصال کوتاه فرا رسید آن را بهمقدار موردنظر کاهش می‌دهیم (۱). در این مقاله برای انجام برسیها و مقایسه نتایج از شبکه ساده‌شده‌ای که دیاگرام تک خطی آن در شکل ۳ نشان داده شده استفاده گردیده است (۱).

در مدار کنترلهای این شبکه، خطوط با مدل π ، ترانسفورماتورها با امپدانس اتصال کوتاه‌شان و بارها بهصورت استاتیکی (R و L موازی) و نیز مدار معادل بقیه شبکه از شین B1 بهصورت معادل تونن نشان داده شده‌اند.

۱-۷-بررسی اثر کنترلهای خط DC بهنگام تغییر شرایط
این تست بدرو منظور انجام شده است، اولاً "برای این که شکل موج ولتاژ AC و DC مبدلها و نیز جریان منبع و خط DC را در حالت عادی کار داشته باشیم تا پس از وقوع اتصالی بتوان بهمیزان و نحوه تغییر این کیمیات که از مهمترین پارامترهای سیستم هستند پی برد و ثابتیاً "نحوه عملکرد کنترلر C.C. در یکساز و C.E.A. در اینسورتر بهنگام تغییر شرایط بهره‌برداری از خط DC را می‌توان نشان داد در شرایط اولیه مورد استفاده در این تست جریان تنظیمی خط DC (I_{ds}) برابر 0.9 p.u. بوده که پس از تغییر شرایط به 0.6 p.u. کاهش یافته است. طول هر کام انتگرالگیری برابر با $1/0$ میلی ثانیه انتخاب شده که در فرکانس 5 هرتز معادل $1/8^\circ$ است. نتایج این تست در شکل ۴ نشان داده شده است. هارمونیک‌هایی که در تمامی شبکه موجها دیده

می‌دل (طبق شماره‌گذاری شکل ۱) از رابطه زیر تعیین می‌شود (البته زمان آتش اولین دریچه پس از $t=0$ از محاسبات شرایط اولیه مبدل بهدست می‌آید):

$$F_i = F_{i,1} + 60^\circ + \Delta P_i \quad (17)$$

که در آن F_i زمان آتش دریچه‌های آم و (i-1) آم و ΔP_i مقداری است که ناشی از عملکرد تصحیح‌کنندگی سیستم کنترلر مبدل است و در شرایط مانا برابر صفر می‌باشد. در صورت بروز هرگونه اختشاشی که منجر به تغییر کمیت مورد کنترل در هریک از مبدلها شود، سیستم کنترل آن مبدل فعال شده و زمان آتش دریچه‌هایش را بهاندازه $\frac{dI_d}{dt}$ اصلاح می‌کند. این مقدار برای یکساز تحت کنترل جریان ثابت (با کنترلر نوع P.D.) عبارت است از:

$$\Delta P_i = K_1 (I_d - I_{d,setting}) + K_2 \frac{dI_d}{dt} \quad (18)$$

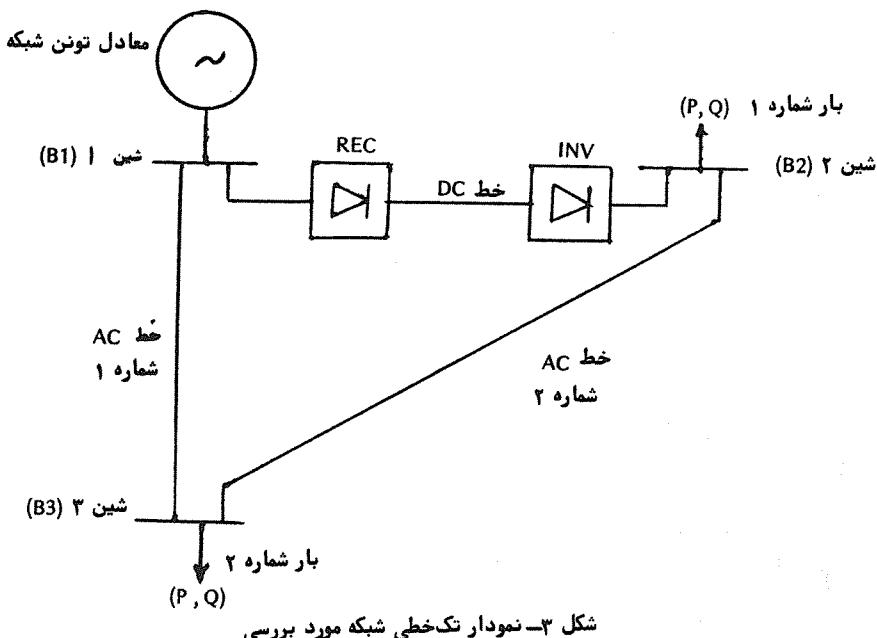
و نیز برای اینسورتر تحت کنترل زاویه خاموشی ثابت (با کنترلر تناسی) عبارت است از:

$$\Delta P_i = K_3 (\gamma_i - \gamma_{setting}) \quad (19)$$

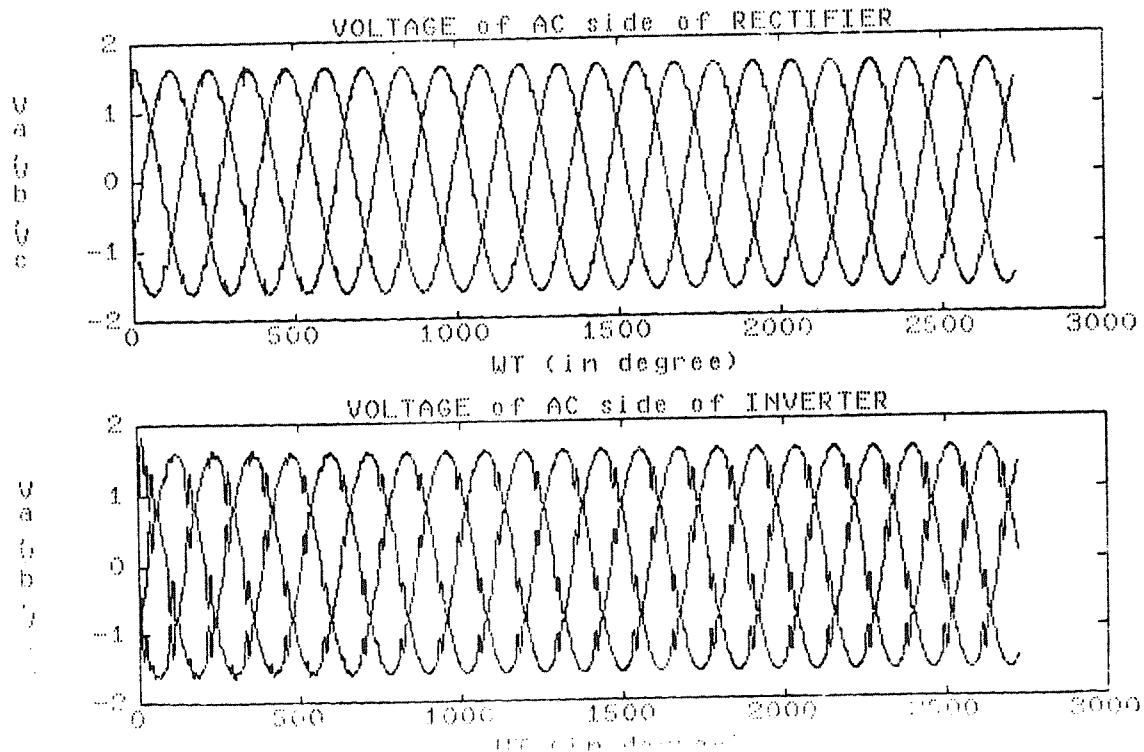
که ضرائب K_1 و K_2 و K_3 ثابت‌های قابل تنظیم کنترلرها هستند (۱).

۲-بررسی کامپیوتری

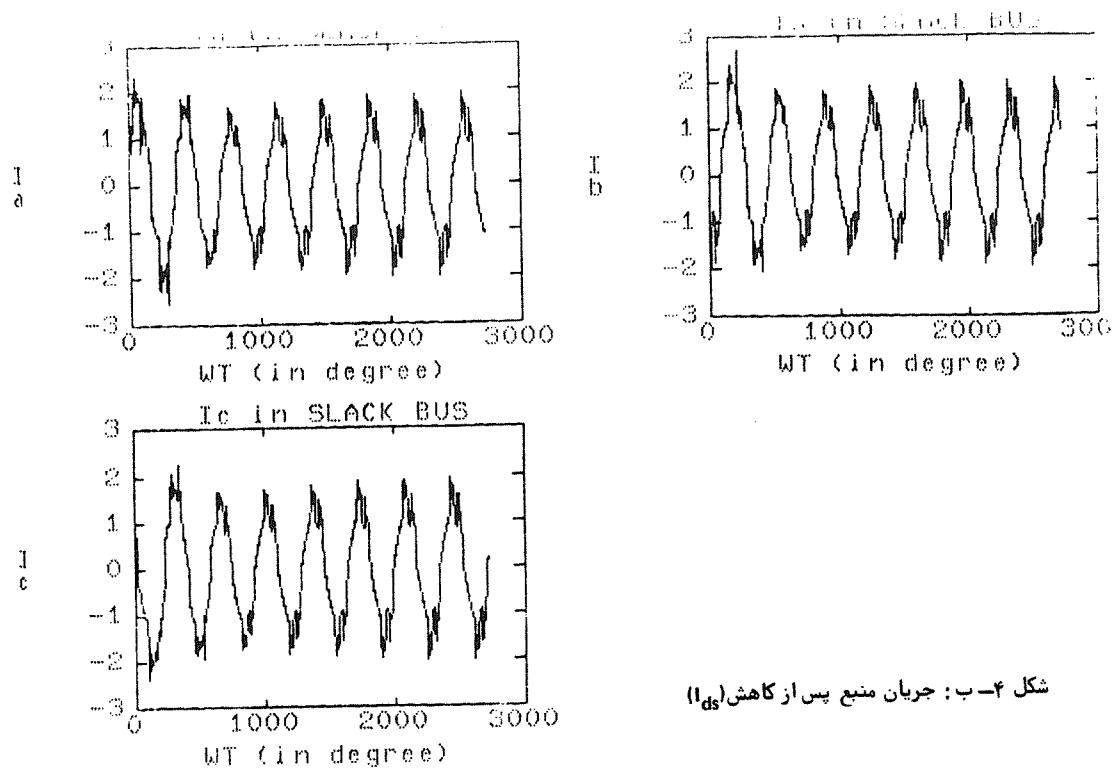
با توجه به توضیحات و روابط ارائه شده، یک برنامه کامپیوتری برای محاسبات اتصال کوتاه می‌نوشته شده این برنامه با حل معادلات سیستم، مقادیر ولتاژ کردها و جریان شاخه‌ها را بهصورت لحظه به لحظه محاسبه می‌نماید. برای حل معادلات دیفرانسیل از روش‌های تحلیل عددی (در اینجا روش رانک – کاتا درجه چهار) استفاده شده است. محاسبات بهصورت منفصل و در لحظات مشخصی که بهاندازه طول کام انتگرالگیری با هم فاصله دارند انجام خواهد شد. بنابراین امکان انطباق زمان محاسبه شده برای آتش‌شندن دریچه‌ها و همچنین زمان خاموش شدن آنها (که از روی منفی شدن جریانشان



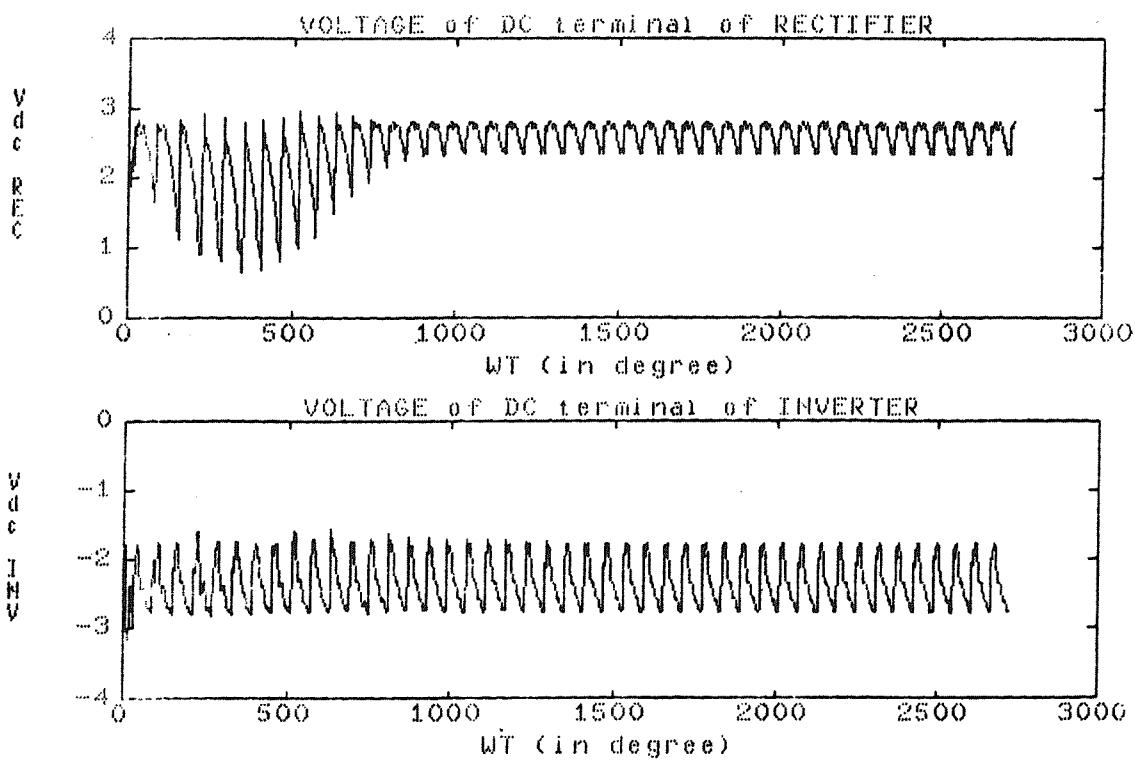
شکل ۳-نمودار تکخطی شبکه مورد بررسی



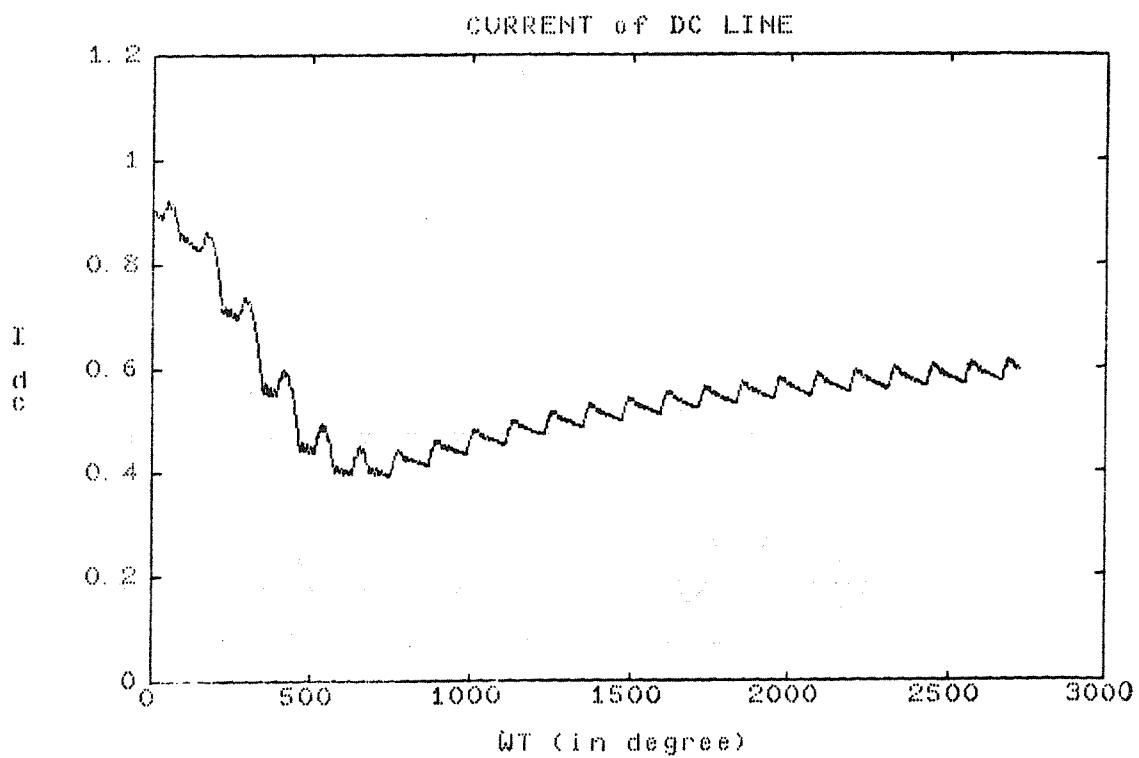
شکل ۴-الف: ولتاژ شینهای B1 و B2 پس از کاهش جریان تنظیمی خط DC (I_{ds})



شکل ۴-ب: جریان منبع پس از کاهش (I_{ds})



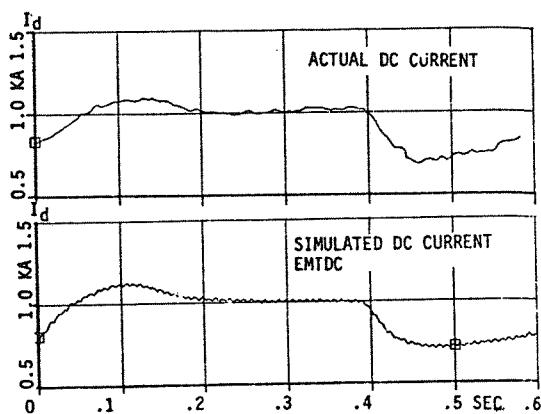
شکل ۴-ج: ولتاژ ترمینال DC مبدلها پس از کاهش d_s



شکل ۴-د: جریان خط DC پس از کاهش d_s

می شود ناشی از عملکرد مبدل‌های خط DC می باشد که برای کاهش آنها باید از فلیترهای مناسب هارمونیک استفاده شود.

در شکل ۵ نیز تغییرات جریان یک خط DC در یک سیستم خاص در دو حالت واقعی و شبیه‌سازی شده با فرم افزار EMTDC در پاسخ به یک تغییر پله‌ای از $0/8\text{KA}$ به 1KA و سپس برگرداندن آن به مقدار اولیه پس از 4 sec دیده می شود (۶). این منحنی‌ها در مقایسه با منحنی شکل ۴-۶ گرچه برای دو سیستم متفاوت و شرایط مختلف مستند، لیکن فرم و ثابت زمانی تقریباً مشابهی را که بیانگر پاسخ خطوط DC با کنترلر جریان ثابت به تغییر پله‌ای جریان هستند، نشان می دهد. البته میزان هارمونیکها در شکل ۵ به مراتب کمتر از نتیجه تست شده در این مقاله است و این صرفاً بهدلیل استفاده از فلیترهای هارمونیک در آن سیستم می باشد.

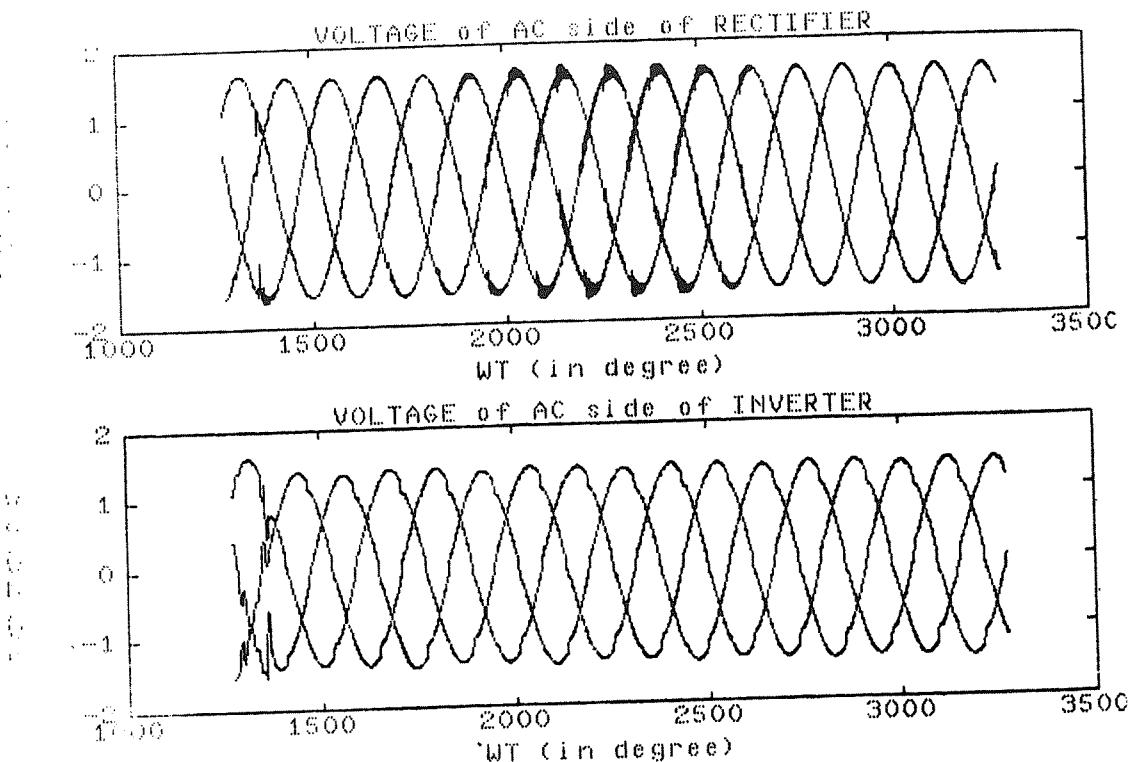


شکل ۵- پاسخ یک سیستم خاص به تغییر پله‌ای $0/2\text{KA}$ در جریان تنظیمی

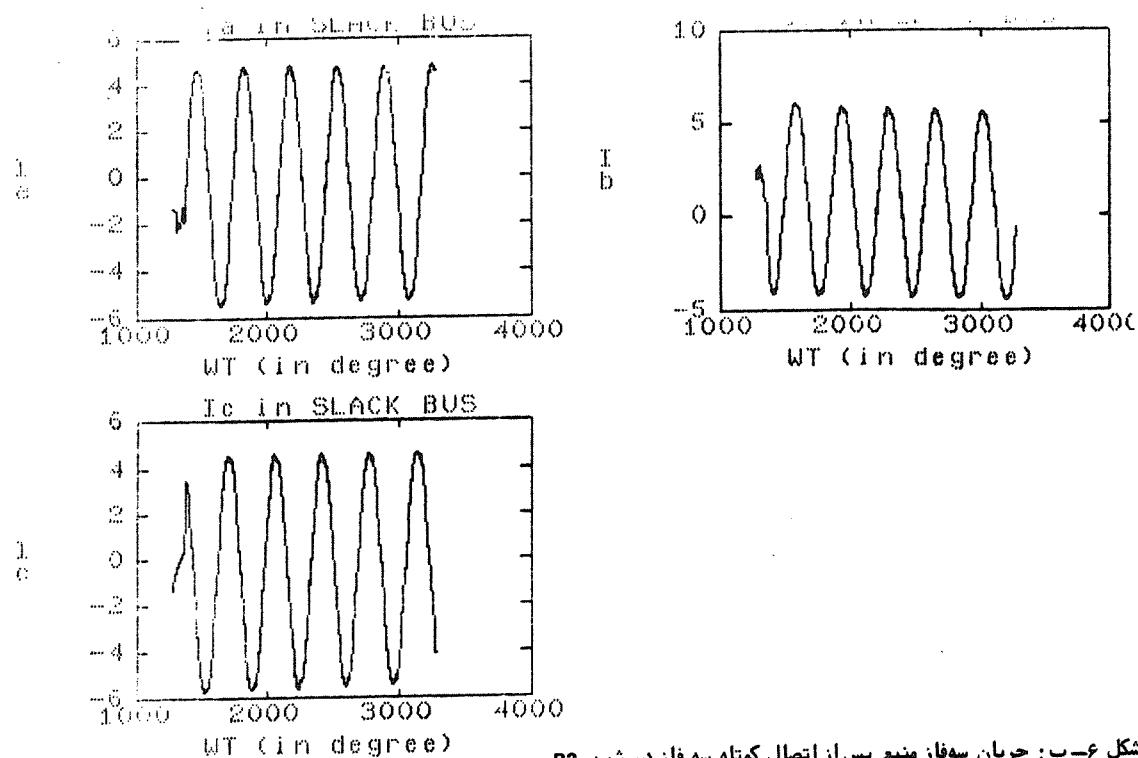
موردن توجه را پس از اعمال اتصالی نشان می دهد. دیده می شود که میزان هارمونیکها پس از اتصالی به مقدار قابل ملاحظه‌ای تغییر کرده و خصوصاً در ولتاژ شین اتصالی شده یا جریان منبع شدیداً "کاهش یافته‌اند" که البته دلیل آن افزایش زیاد جریان خطوط AC در مقابل عدم افزایش جریان خط DC و نتیجتاً "کاهش نسبی هارمونیکها نسبت به مولفه هارمونیک اصلی" می باشد.

۷-۲ برسی اتصال کوتاه سه فاز در شین B2

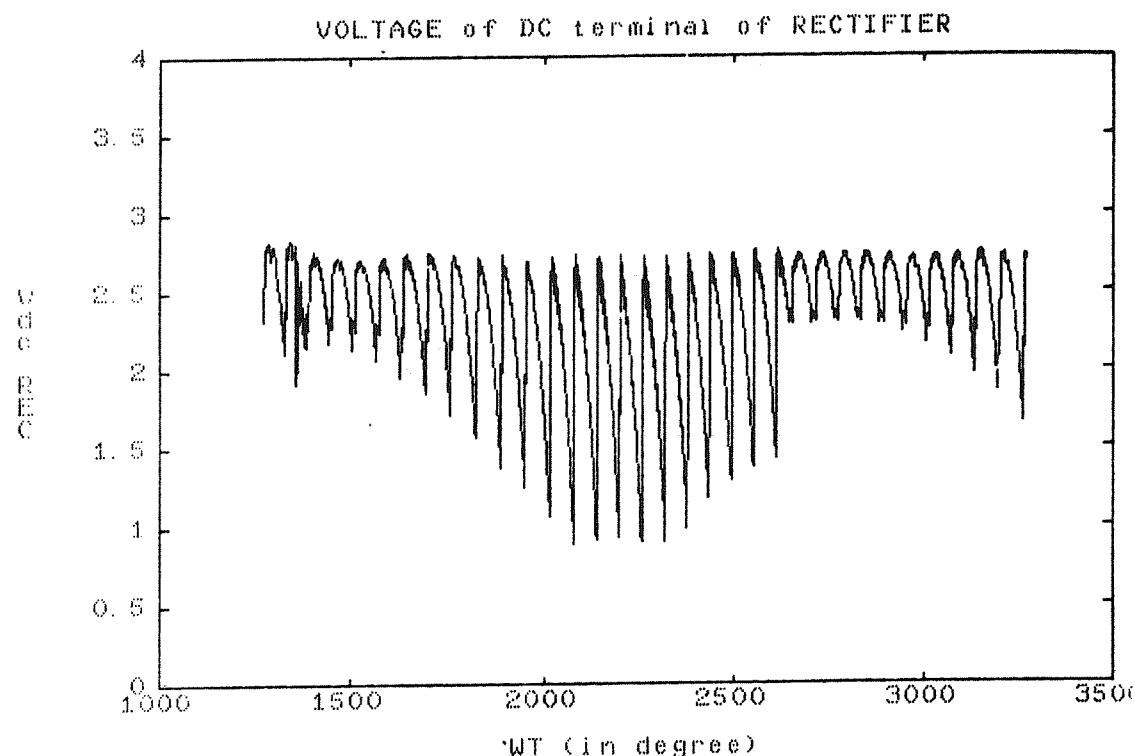
برای انجام این تست از نتایج آخرين تکرار تست قبل به عنوان شرایط اولیه استفاده کرده و پس از طی پریودی در حدود چهار سیکل، که سیستم کاملاً به شرایط مانا رسیده اتصال کوتاه سه فاز با مقاومت $5/3\text{ p.u.}$ در شین B2 (شین AC اینورتر) اعمال شده و نیز کام انگرال‌گیری را کوچکتر کرد تا از ناپایداری عددی در حل معادلات دیفرانسیل (ناشی از خطای روند کامپیوتر و خطای الگوریتم انگرال‌گیری) پرهیز شود و واضح است که این امر منجر به طولانی تر شدن زمان اجرای برنامه خواهد شد (۱). شکل ۶ نحوه تغییرات کیمیات



شکل ۶-الف: ولتاژ شینهای B1 و B2 پس از اتصال کوتاه سه فاز در شین B2

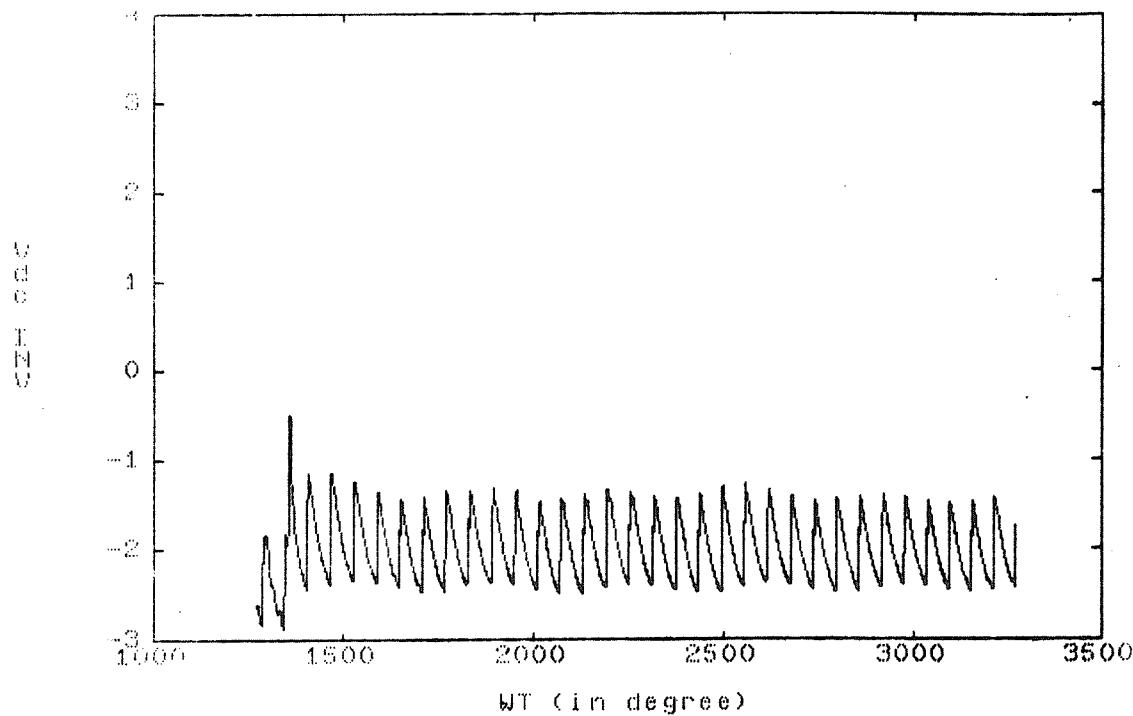


شکل ۶-ب: جریان سه‌فاز منبع پس از اتصال کوتاه سه فاز در شین B2



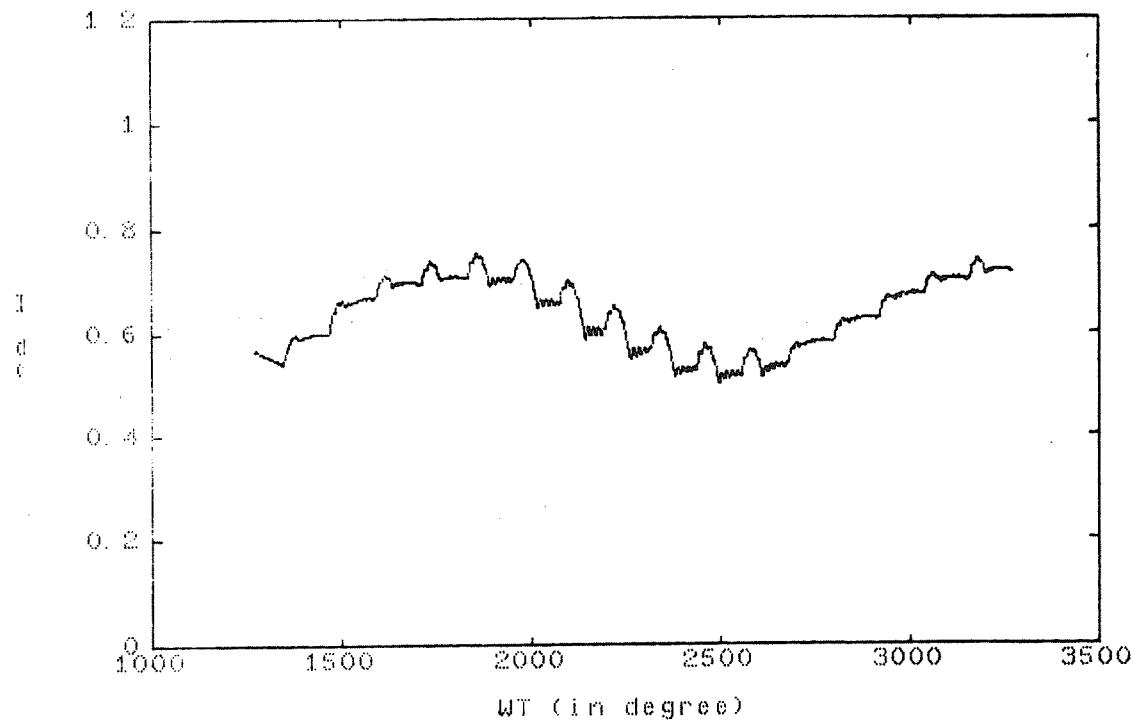
شکل عج: ولتاژ ترمینال DC یکسواز پس از اتصال کوتاه سه‌فاز در شین B2

VOLTAGE of DC terminal of INVERTER



شکل ع-د: ولتاژ ترمینال DC اینورتر پس از اتصال کوتاه سه فاز در شین B2

CURRENT of DC LINE



شکل ع-ه: جریان خط DC پس از اتصال کوتاه سه فاز در شین B2

۲- برای بررسی بدروش فوق باید معادلات دیفرانسیل مربوط به جریان شاخه‌های سلفی و ولتاژ گره‌های خارجی را با یکی از روش‌های تحلیل عددی حل کرد و از آنجا که در این سیستمها فواصل زمانی بسیار کوچکی نظیر پریود کوتاپیون مطرح است، لذا باید طول گام انترالگیری در حدود 1° یعنی کمتر از $1/\theta$ میلی ثانیه انتخاب شود. همچنین روش انترالگیری و نیز کامپیوتر محاسب باید دارای حداقل خطای باشند تا اختصار بسیار ناپایداری عددی در حل معادلات دیفرانسیل سیستم به حداقل برسد. در این مورد کامپیوتر ۳۶ بیتی بر اثر ۱۶ بیتی مورد استفاده ارجحیت بسیار دارد.

۳- جریان شاخه‌های مختلف سیستم AC-DC پس از بروز اتصال کوتاه، به دلیل وجود کنترلر جریان ثابت و نیز تغییر توانولوژی سریع مدل‌های خط DC نسبت به حالتی که خط DC در مدار نباشد، تفاوت چندانی ندارد و به عبارت دیگر احداث خط DC در سیستمهای قدرت سطح اتصال کوتاه را افزایش نمی‌دهد.

۴- عملکرد مدل‌های خط DC همواره هارمونیکهای را در هر دو طرف AC و DC ایجاد می‌کند که فرکانس و دامنه‌شان در شرایط متفاوت مقادیر مختلفی را دارند.

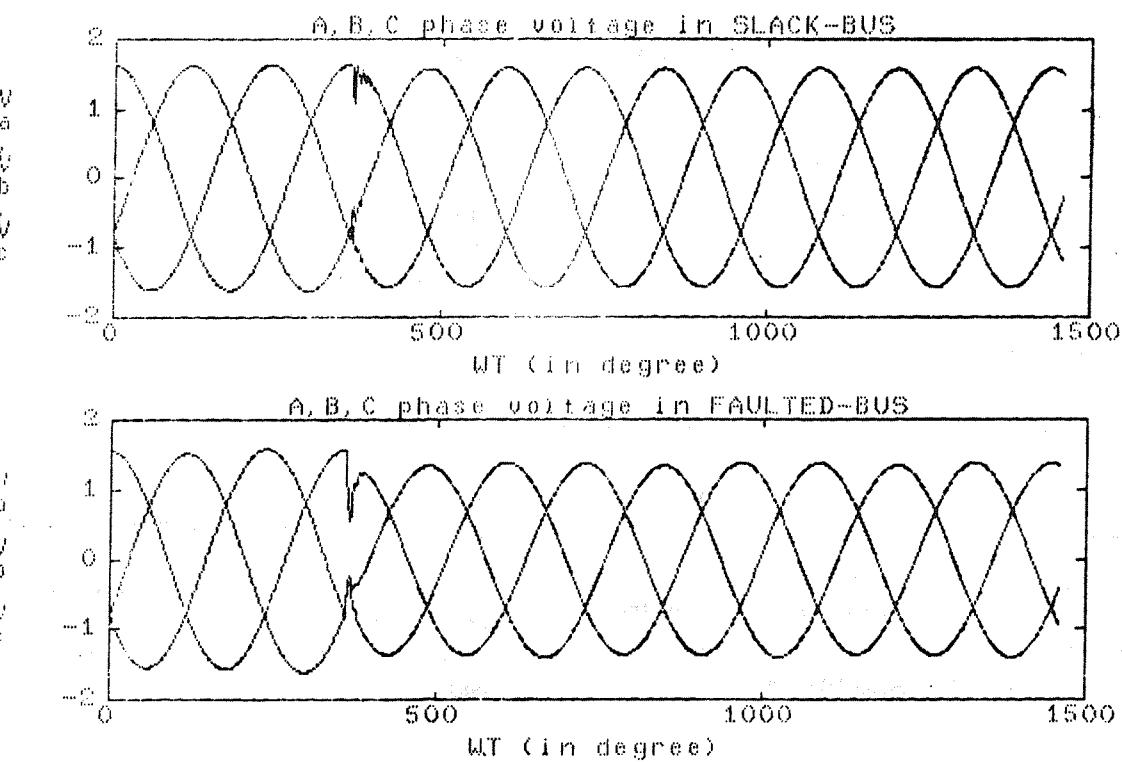
۷-۳- بررسی اتصال کوتاه سه فاز در شین B2 در صورتیکه خط DC در مدار نباشد

در این تست همه شرایط، مشابه تست قبل بوده و تنها تفاوت این است که خط DC باز گذاشته شده است، بهمین دلیل هارمونیکی در شکل موجها وجود نخواهد داشت. منظور از انجام این تست ارزیابی اثر خط DC بر جریانها و ولتاژهای سیستم پس از وقوع اتصالی است که از مقایسه نتایج این تست (نشان داده شده در شکل ۷) با تست قبل به دست می‌آید. با مقایسه شکل موجهای مربوطه می‌توان دریافت که خط انتقال DC با کنترلر جریان ثابت، سطح اتصال کوتاه شبکه را افزایش چندانی نداده است. لازم به تذکر است که این نتیجه در اکثر کتب و مقالات مربوط به انتقال DC عنوان شده و در این مقاله نیز با استفاده از شبیه‌سازی کامپیوتری تأثید شده است.

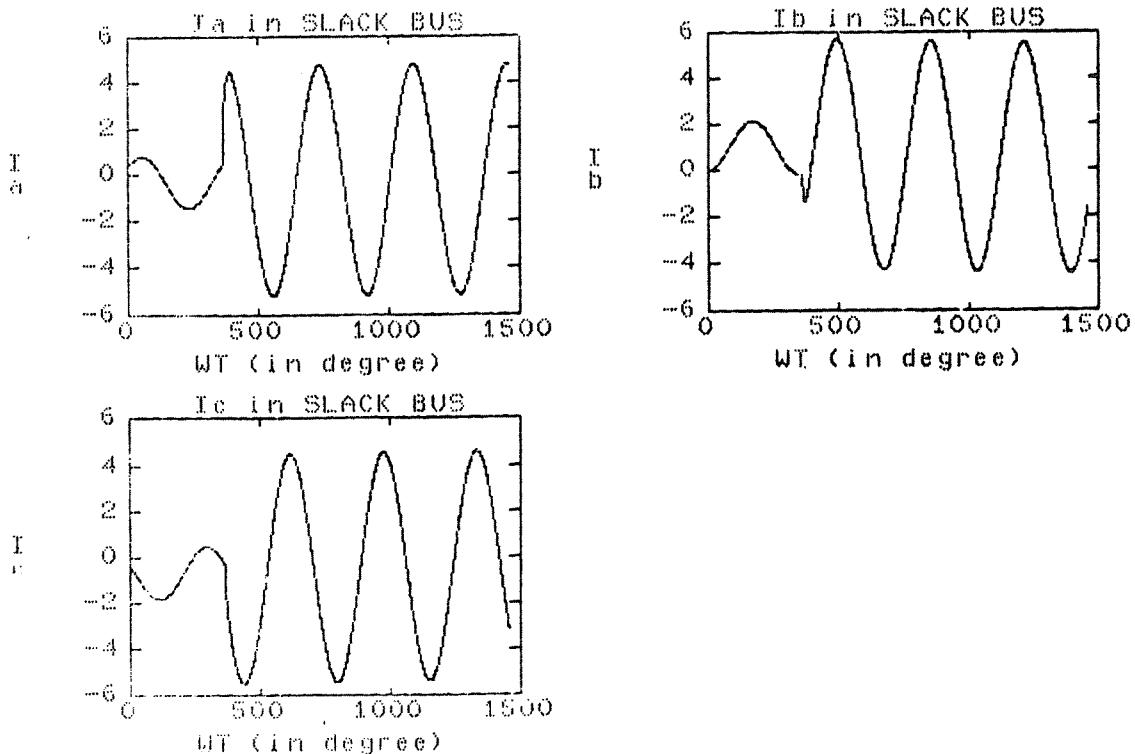
۸- نتیجه‌گیری

با توجه به مطالب ذکر شده و نتایج بررسیهای انجام شده، نکات زیر قابل نتیجه‌گیری می‌باشند:

۱- بررسی رفتار سیستمهای AC-DC پس از بروز اغتشاشات مهم همچون اتصال کوتاه می‌تواند با شبیه‌سازی دقیق مدل‌ها و کنترلرهای خط DC و حل معادلات دیفرانسیل کلی سیستم به صورت پویا و لحظه به لحظه انجام شود.



شکل ۷-الف: ولتاژ شینهای B1 و B2 پس از اتصال کوتاه سه‌فاز در شین B2 در حالت قطع خط DC



شکل ۷-ب : جریان منبع پس از اتصال کوتاه سفار در شین B2 در حالت قطع خط DC

پاورقی:

- | | |
|---|---|
| 1. HVDC = High Voltage Direct Current
2. Converter
3. Inverter
4. Valve
5. Node-Branch Incidence Matrix | 6. Topology
7. Individual Phase Control
8. Equidistant Firing Control
9. C.C. = Constant Current
10. C.E.A. = Constant Extinction Angle |
|---|---|

منابع

- 4- E.W. Kimbark: 'Direct Current Transmission' (Book), Vol. 1, 1971.
- 5- قره‌پتیان، گ. ب. پروزه، کارشناسی ارشد: بررسی اتصال کوتاه در سیستم‌های AC-DC، دانشگاه صنعتی امیرکبیر، ۱۳۶۸.
- 6- D.A.Woodford: 'Validation of Digital Simulation of DC Links', Trans. IEEE 1985, PAS-104, pp 2588-2595.
- 2- J. Arrillaga, C.P. Arnold: 'Computer Modeling of Power Systems' (Book), 1983.
- 3- J. Arrillaga: 'High Voltage Direct Current Transmission' (Book), 1983.

